

# (12) 公開特許公報(A)

# (11)特許出願公開番号

# 特開平9-247225

(43)公開日 平成9年(1997)9月19日

(51) Int.Cl. <sup>8</sup>	識別記号	庁内整理番号	FΙ	技術表示箇所
H04L 27/20			H 0 4 L 27/20	Z
H 0 4 J 11/00			H 0 4 J 11/00	Z

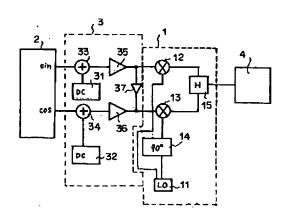
		審査請求 有 請求項の数7 OL (全 8 頁)
(21)出願番号	特願平8-57344	(71)出願人 000004237 日本電気株式会社
(22)出顧日	平成8年(1996)3月14日	東京都港区芝五丁目7番1号 (72)発明者 桐沢 明洋 東京都港区芝五丁目7番1号 日本電気株 式会社内
		(74)代理人 弁理士 鈴木 章夫

## (54) 【発明の名称】 直交位相変調器の調整方法および調整装置

## (57)【要約】

【課題】 直交位相変調器を調整するためにベクトル・ ネットワーク・アナライザを用いると高価となり、かつ 高精度の調整が困難になる。また、移相器を用いた方法 では調整が煩雑なものとなる。

【解決手段】 正弦波発生器2で発生される90°位相 の異なる正弦波を、調整回路3において振幅調整と位相 調整を行い直交位相変調器1に入力させる。また、直交 位相変調器1の出力側にスペクトラム・アナライザ4を 接続し、その出力の周波数スペクトラムを監視しなが ら、調整を行う。単に周波数スペクトラムを観測しなが らそのレベルが小さくなるよう調整するだけでよいた め、高価なネットワーク・アナライザを使用することな く、しかも容易に直交位相変調器の調整を行うことが可 能となる。



- 直交位相変調器
- 90°位相差信号発生手段
- スペクトラムアナライザ
- 13 ミキサ

- 32 DCオフセット回路
- 3.4 加算器
- ゲイン可変増幅器
- ゲイン固定増幅器
- 37 位相補正回路

#### 【特許請求の範囲】

【請求項1】 直交位相変調器の変調入力に90°位相の異なる正弦波信号を入力し、かつ前記直交位相変調器のRF出力の周波数スペクトラムを監視しながら周波数軸上で調整を行うことを特徴とする前記直交位相変調器の調整方法。

【請求項2】 変調入力としての90°位相の異なる正弦波の直交誤差,振幅誤差を低減させ、前記RF出力の周波数スペクトラムの変化を監視しながら調整を行う請求項1の直交位相変調器の調整方法。

【請求項3】 直交位相変調器の直交誤差および振幅誤差の調整と同時期に独立して前記直交変調器のローカル 出力を調整する請求項2の直交変調器の調整方法。

【請求項4】 90° 位相の異なる正弦波信号を発生する手段と、この正弦波信号の直交誤差、振幅誤差を調整して直交位相変調器に入力させる調整回路と、前記直交位相変調器のRF出力の周波数スペクトラムを測定する手段とを備えることを特徴とする直交位相変調器の調整装置。

【請求項5】 90°位相の異なる正弦波信号を発生す 20 る手段として、正弦波を格納したROMを用いて90°位相の異なる正弦波を生成する手段が用いられる請求項 4の直交位相変調器の調整装置。

【請求項6】 90° 位相の異なる正弦波信号を発生する手段としてDSP(デジタル・シグナル・プロセッサ)を用い、このDSPの出力をアナログ信号に変換する請求項4の直交位相変調器の調整装置。

【請求項7】 DSPから出力されるデジタル信号に数値を加算,乗算し、その上でアナログ信号に変換する請求項6の直交位相変調器の調整装置。

#### 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】本発明は直交位相変調器に関し、特に衛星通信や移動体通信等の無線通信の分野で使用される直交位相変調器の調整方法および調整装置に関する。

#### [0002]

【従来の技術】従来、この種の直交位相変調器を調整する場合広く使用されている方法として、ベクトル・ネットワーク・アナライザを使用する方法がある。これは、 40 図10に示すように、ミキサ104,105、ハイブリッド106、90°位相器108、移相器107からなる直交位相変調器に、I及びQの変調入力としてDC電源101の出力を減衰器102,103で振幅調整した信号を入力し、かつ直交位相変調器のLO入力とRF変調出力にベクトル・ネットワーク・アナライザ109を接続する。ベクトル・ネットワーク・アナライザ109を接続する。ベクトル・ネットワーク・アナライザ109は、直交位相変調器に入力されたIおよびQ変調入力の信号に応じたRF変調出力の振幅ならびに位相を測定することができる。これらの測定から、直交位相変調器の 50

I / Q直交位相誤差や I / Q振幅誤差を調整することができる。

【0003】また、別な方式として特開昭63-119339号公報のベクトル変調器校正方法が発表されている。これは図11に示すように、移相器を付けたベクトル変調器回路から成るシステムを用いて調整を実現している。ディバイダ201、ミクサ202、203及びコンバイナ204の直交位相誤差の総計を移相器205、206を調整して最小にする。変調入力をグランウンドしたときに信号源207、208を調整してRF出力を最小になるようにしてキャリア漏れを最小にする。直交位相Q及び同相I変調信号の振幅のバランスを生じたRF出力振幅が等しくなるまで減衰器209、210を調整してとり、最後にDC信号源211、212が発生するRF出力振幅のバランスがとれるまで、DC信号源211、212からの直交校正信号を調整する。さらに変化が見られなくなるまでこの一連の調整を反復する。

#### [0004]

【発明が解決しようとする課題】前記した従来の技術の うち、ベクトル・ネットワーク・アナライザを使用する ものは、ベクトル・ネットワーク・アナライザが極めて 高価であるために、調整装置が高価になり、しかもこの ベクトル・ネットワーク・アナライザの精度が低いため に、直交位相変調器の精密な振幅、位相の調整ができな いという問題がある。また、前記公報に記載された技術 では、各ステップでの調整が複雑に関連しているため、 調整の手段が煩雑であり、しかも同じ動作をくりかえし ても、なかなか収束せず、調整が難しい。特に、I/Q 振幅誤差、位相誤差を正確に調整する際に、RF検出器 の出力が等しくなるように調整するため、一般的な測定 器では誤差を0.1 d B以内に調整するのは難しい。さ らに、直交位相変調器は高調波を発生するため、調整す る時に基本波と同時に電力を計測してしまうことによっ て、I/Qの振幅調整に影響を及ぼしてしまうという問 題もある。

【0005】本発明の目的は、直交位相変調器の調整を容易にかつ正確に行うことができる調整方法及び調整装置を提供することにある。

### [0006]

【課題を解決するための手段】本発明の調整方法は、直交位相変調器の変調入力に90°位相の異なる正弦波信号を入力し、かつこの直交位相変調器のRF出力の周波数スペクトラムを監視しながら周波数軸上で調整を行うことを特徴とする。すなわち、変調入力としての90°位相の異なる正弦波の直交誤差,振幅誤差を低減させ、前記RF出力の周波数スペクトラムの変化を監視しながら調整を行っている。また、この場合、直交位相変調器の直交誤差および振幅誤差の調整と同時期に独立して前記直交変調器のローカル出力を調整する。

【0007】また、本発明の調整装置は、90°位相の

3

異なる正弦波信号を発生する手段と、この正弦波信号の 直交誤差、振幅誤差を調整して直交位相変調器に入力させる調整回路と、前記直交位相変調器のRF出力の周波 数スペクトラムを測定する手段とを備えることを特徴とする。ここで、90°位相の異なる正弦波信号を発生する手段として、正弦波を格納したROMを用いて90°位相の異なる正弦波を生成する手段、あるいはDSP \*

= KmKc ( $sin \omega m t sin \omega c t + cos \omega m t + cos \omega c t$ )

 $= KmKccos (\omega c t - \omega m t)$ 

となり、スペクトラムアナライザで観測すると単一のキ 10 ャリアとなる。これを利用して直交位相変調器の調整を 行うことができる。

#### [0009]

【発明の実施の形態】次に、本発明の実施形態を図面を参照して説明する。図1は本発明の直交位相変調器の調整方法に必要な構成要素を示したブロック図である。ここで、直交位相変調器1は、入力されるI,Q直交変調信号をそれぞれローカル発振器11からのキャリア信号と混合されるミキサ12,13を、前記キャリア信号に90°の位相差を生成する90°位相器14と、前記ミ20キサ12,13の出力を合成するハイブリッド15から構成されている。そして、この直交位相変調器1の入力側には、90°の位相差をもつ信号を発生する発生手段2と、この発生された信号の直交誤差と振幅誤差を調整する調整回路3が接続される。また、直交位相変調器1の出力側には周波数スペクトラムを監視可能なスペクトラムアナライザ4が接続されている。

【0010】前記90°の位相差をもつ信号を発生する 手段2として、この実施形態では正弦波発生回路が用い られる。また、前記調整回路3は、前記正弦波発生回路30 2から出力された信号に、DCオフセット回路31,3 2からのDCオフセットを加算するための加算器33,34と、このDCオフセットが加算された信号の利得を 制御するゲイン可変アンプ35およびゲイン固定アンプ36と、両信号の位相を補正するための位相補正回路37を有している。

【0011】図2は前記正弦波発生回路2の一例を示すブロック図である。この正弦波発生回路2は、クロック源21で発生したクロックを基にしてカウンタ22にてROMのアドレスが生成される。サインROM33には40正弦波の波形データが格納されており、コサインROM34にはコサイン波のデータ、つまりサインROM33より90°位相シフトしたデータが格納されている。このデータはそれぞれD/Aコンバータ25,26にて、アナログ信号に変換される。図3は図2のa~dの各信号波形を示しており、図3の(a)にはサインデータの波形を、(c)にはサイン信号を、(d)にはコサイン信号をそれぞれ示している。

【0012】図4は前記調整回路の一例を示す回路図で 50 き、これを観察することで直交位相変調器の出力状態が

\* (デジタル・シグナル・プロセッサ)を用い、このDSPの出力をアナログ信号に変換する手段が用いられる。【0008】本発明においては、90°の位相差を持つ信号を、それぞれKmsinωmtならびにKmcosωmtとする。これを4相位相変調器に入力する。4相位相変調器でのキャリア信号をKcsinωctとすると理想的な4相位相変調器での出力信号は、

ある。前記正弦波発生回路 2 から出力される 9 0° 位相 の異なる信号、すなわち、 I 信号入力と Q信号入力がそれぞれオペアンプOP1、 OP2を通して直交位相変調器 1 に入力される。オペアンプOP1では同相入力端子に抵抗 1 、 1 R 1 を介して可変抵抗 1 V R 1 が接続されており、オペアンプOP2には同様に抵抗 1 R 1 を介して可変抵抗 1 R 1 を介して可変抵抗 1 R 1 を可変抵抗 1 R 1 を可変 1 を可変 1 を可変 1 を可変 1 を可変 1 を可変 1 のミキサ 1 R 1 R 1 P 1 E 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1 P 1 E 1

【0013】また、オペアンプOP3はI信号の1部を Q信号に加えることによって位相差を調整することがで きる。位相差は可変抵抗VR4によって調整する。この オペアンプOP4により図1の位相補正回路37が構成 される。さらに、オペアンプOP4は、直交位相変調器 1にバイアスを加えるためのものである。

【0014】この調整回路によれば、直交位相変調器1 に潜在する不完全性を調整することが可能となる。すな わち、直交位相変調器1は、前述したように、ミキサ1 2, 13、ハイブリッド15、90°位相器14から構 成されており、ローカル11より生成されたキャリアが それぞれの信号で変調されることになる。ここでミキサ 12, 13の変換ゲインのばらつき、ハイブリッド15 の2つの入力と出力間のロスのばらつきによって直交位 相変調器の振幅誤差が生じる原因になり、90°ハンブ リッド15の不完全性やミキサ12,13の入出力間の 位相回転により直交位相変調器の位相誤差が生じる。ま た、ミキサ12、13のローカルポートと出力ポートの 間のアイソレーションの不完全性や、その他空間のリー ク等によって、直交位相変調器の出力にローカルリーク (キャリアリーク)が生じる。これらの振幅誤差、位相 誤差、ローカルリークによる不完全性を調整回路におい て調整する。

【0015】また、直交位相変調器1の出力側に接続された前記スペクトラムアナライザ4は直交位相変調器1の出力を周波数スペクトラムとして表示することがで

監視できる。

【0016】次に、図1の直交位相変調器における調整 方法について説明する。図5に、調整時に観測されるス ペクトラムアナライザ4での波形を示す。直交位相変調 器の調整が不完全な場合には、図5(a)のように大き なスペクトラム成分が3つ観測される。

【0017】ここで、ローカル信号  $f_c = \omega c / 2\pi i$ 90°ハイブリッドを通った出力を、それぞれ

\*Kcsin wct

K c cos ω c t

(Kcは定数)とし、また、直交位相変調器に入力され る変調信号を、それぞれ

Kmsin ωm t

Kmcos wmt

(Kmは定数、ωmは変調角速度)とすると、直交位相 変調器の出力は、

 $KmK\,c\,sin\,\,\omega\,m\,\,t\,\,\cdot\,sin\,\,\omega\,\,c\,\,t\,+KmK\,c\,cos\,\,\omega\,m\,\,t\,\,\cdot\,cos\,\,\omega\,\,c\,\,t$ =  $1/2 \text{ KmK c} \left(\cos(\omega c - \omega m) + \cos(\omega c + \omega m) + \cos(\omega c - \omega m)\right)$ )  $t - \cos(\omega c + \omega m)$ 

 $= K m K c cos(\omega c - \omega m) t \cdot \cdot \cdot (1)$ 

となる。

※不完全性から、振幅誤差、位相誤差、ローカルリークが 【0018】ところが、実際には、直交位相変調器1の※ あるので、それを考慮すると変調器出力は、

> $KmKc \{ (1+\alpha) \sin(\omega m t + \beta) + \gamma_1 \} \cdot \sin \omega c t + KmKc \{ \cos \beta \}$  $\omega m t + \gamma_2 \} \cos \omega c t$ = KmKc  $(1+\alpha)$   $(\gamma_1 \sin \omega c t + \gamma_2 \cos \omega c t) + 1/2 KmKc ($  $1+\alpha$ ) cos { ( $\omega c - \omega m$ )  $t + \beta$ } + 1/2 KmK c cos ( $\omega c - \omega m$ ) t +1/2 KmKc  $(1+\alpha)$  cos  $\{(\omega c + \omega m) t + \beta\} - 1/2$  KmKc co  $s (\omega c + \omega m) t \cdot \cdot \cdot (2)$

 $(\alpha: 変調器における振幅のアンバランスの定数、<math>\beta:$ 位相のアンバランスの定数、 y 、 , y 2 : ローカルリー クの定数)となり、3本の周波数スペクトラムが観測さ れることになる。

【0019】そこで、調整回路3のオペアンプOP1. OP2の可変抵抗VR1, VR2を調整してDCオフセ ットを調整することによって、ローカルリークを抑圧す ることができる。この時、(2)式では、最初の項がゼ ロに近づき、2,3番目の項は変化しない。この時のス ペクトラムアナライザ4のスペクトラムは図5 (b) の 30 ようになり、ローカルリークのみを独立して調整するこ

【0020】次に、振幅誤差のみある場合を考える。こ れは、図6(a)のような状態であり、このときのスペ クトラムは図5(b)になる。この場合の調整は、オペ アンプOP1の可変抵抗VR4を調整してゲイン可変ア ンプ35のゲインを調整することにより行う(2)式の★ ★  $\alpha$  がゼロに近づくにつれ図5 (c) のようなスペクトラ ムになる。この時、他のスペクトラム成分 $\omega$  c  $\angle 2\pi$ .  $(\omega c - \omega m) / 2\pi$ は、ほとんど変化しない。従来の 調整方法では、例えばI, Qのバランスを1%以内にす るのは測定器の精度からいって困難であるが、本実施例 ではスペクトラムアナライザのスペクトラムは、I,Q ベクトルの差が $\omega c \omega m / 2 \pi$ の周波数に表われるた め、1%の場合は40dBのD/Uになるように調整す ればよく、容易に調整することが可能である。

【0021】次に、位相誤差のみのある場合を考える。 この場合は、図6(b)のような場合であり、スペクト ラムは図5(b)のようになる。この場合はオペアンプ OP3の可変抵抗VR4によって行う。(2)式の $\beta$ が ゼロに近づいていくにつれ、スペクトラムは図5 (c) のようになる。 (2) 式の3項は $\alpha = 0$ ,  $\beta = 0$ のと き、

 $1/2 \,\mathrm{Km} \,\mathrm{K} \,\mathrm{c} \,\mathrm{cos} \,(\omega \,\mathrm{c} + \omega \,\mathrm{m}) \,\mathrm{t} \cdot \mathrm{cos} \,\beta - (\sin \,\omega \,\mathrm{c} + \omega \,\mathrm{m}) \,\mathrm{t} \cdot \sin \,\beta 1/2 \text{KmKccos}(\omega c + \omega m) t = -\beta \cdot \sin(\omega c + \omega m) t$ 

2πが変化することがわかる。振幅誤差の調整と同様、 従来の方法では難しい10以内の位相の調整も容易に行 うことができる。

【0022】以上のように、調整回路3におけるDCオ フセット回路31,32とゲイン可変アンプ35と、位 相補正回路37を調整することによって直交位相変調器 1の調整を行うことができる。因みに、ω c + ω m/2  $\pi$ および、 $\omega$  c / 2  $\pi$  の出力スペクトラムと、調整のた めの可変抵抗の指度の変化の様子を図7に示す。出力ス ペクトラムは、あるポイントで急激にレベルが減少する 50 P51はナイキストフィルタ等のデジタルフィルタの信

となるので、 $\beta$ に応じてスペクトラム成分 $\omega$  c +  $\omega$  m/ 40 ので容易に最適点に直交位相変調器を調整することがで きる。

> 【0023】次に、本発明の第2の実施形態について説 明する。図8は、本発明の第2の実施形態を示したブロ ック構成図であり、90°位相の異なる信号を発生する 手段として、DSP(デジタル・シグナル・プロセッ サ) 51を用いた例である。このDSP51からのデー タビットをD/A変換器52,53でアナログ信号に変 換し、低域ろ波器54,55でろ波して所要の直交変調 信号を得ている。実際に通信に使用される場合は、DS

号処理等に使用されるが、本実施形態では、90°位相 の異なる正弦波を調整モードの時に発生させている。ま た、一方の信号経路には調整回路3として減衰器38を 介挿し、さらに90°位相器14の一方の出力に移相器 39を接続しており、第1の実施例で説明したのと同じ 手法を用いて減衰器38、移相器39を調整することに よって振幅、位相の各調整を行うことが可能となる。

【0024】図9は、本発明の第3の実施形態を示した ブロック構成図である。図8と等価な部分には同一符号 を付してある。ここでは、DSP51の出力に調整回路 10 【図8】本発明の第2の実施形態のプロック構成図であ 6として遅延器61,62、乗算器63,64,レジス タ65,66を接続しており、遅延器61,62にて、 DSP51から出力されるデータビットを遅延させるこ とにより、位相の調整を行う。また、乗算器63,64 にてレジスタ65,66の値を乗算することにより振幅 の調整を行う。これらは、マイクロプロセッサ(CP U) 67に接続されており、マイクロプロセッサ67に よって制御される。これにより、直交位相変調器の調整 を自動化することも可能である。

#### [0025]

【発明の効果】以上説明したように本発明は、90°位 相の異なる正弦波を入力とし、その出力の周波数スペク トラムの観測のみで調整することができ、かつその際に は調整動作を何度も繰り返す必要がなく、単純に出力ス ペクトラムのレベルが小さくなるよう調整するだけでよ いため、高価なネットワーク・アナライザを使用するこ となく、しかも容易に直交位相変調器の調整を行うこと ができるという効果がある。また、変調出力付近の周波 数のみを使用するため、直交変調器で発生する高調波の 影響を受けることがなく、I/Qベクトルの誤差成分の 30 みが出力信号に現れるため高精度に調整を行うことがで きる。さらに、ローカルリークによる出力スペクトラム と、振幅・位相誤差による出力スペクトラムが別の周波 数に現れるために、直交位相変調器のローカルリークの 調整と、振幅・位相誤差の調整が独立して行うことがで き、調整が更に容易にかつ高精度に行うことができる効 果もある。

# 【図面の簡単な説明】

【図1】本発明の調整装置の第1の実施形態のブロック 構成図である。

【図2】90°位相差信号発生手段の一例を示すプロッ

ク図である。

【図3】90°位相差信号発生手段で発生される信号の 波形図である。

【図4】調整回路の一例を示す回路図である。

【図5】直交位相変調器の出力スペクトラムを示す図で

【図6】 I/Qベクトルのベクトル図である。

【図7】出力スペクトラムと調整用可変抵抗の指度の関 係を示す図である。

【図9】本発明の第3の実施形態のブロック構成図であ

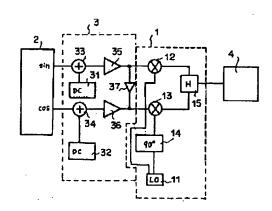
【図10】従来のベクトル・ネットワーク・アナライザ を用いた構成例のブロック図である。

【図11】従来のベクトル変調器構成方法を説明するた めのブロック図である。

#### 【符号の説明】

- 1 直交位相変調器
- 2 90°位相差信号発生器
  - 3 調整回路
  - 4 周波数スペクトラムアナライザ
  - 11 ローカル発振器
  - 12, 13 ミキサ
  - 14 90°位相器
  - 15 ハイブリッド (合成器)
  - 31,32 DCオフセット回路
  - 33,34 加算器
  - 35 ゲイン可変増幅器
- 36 ゲイン固定増幅器
  - 3.7 位相補正回路
  - 38 減衰器
  - 39 移相器
  - 51 DSP
  - 52,53 D/A変換器
  - 54,55 低域ろ波器
  - 61,62 遅延器
  - 63,64 乗算器
  - 65,66 レジスタ
- 67 CPU

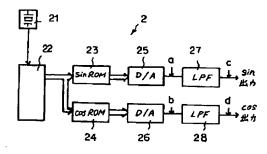
【図1】



- 1 直交位相変調器 2 90°位相差信号発生平段
- 調整回路
- 4 スペクトラムアナライザ 12, 13 ミキサ 14 90位相器 15 ハイブリッド

- 3 1, 3 2 DCオフセット回路 3 3, 3 4 加算器
- 3 5 ゲイン可変増信器 3 6 ゲイン固定増慎器
- 37 位相接正回路

【図2】

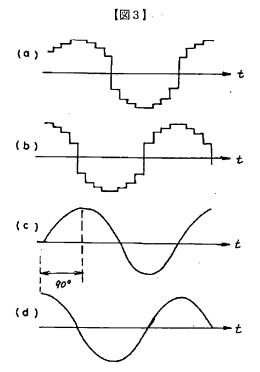


22 カウンタ

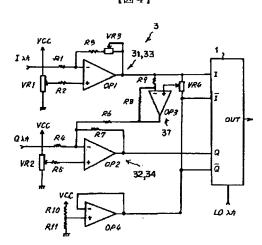
29 サインROM 24 コサインROM

25, 26 D/A変換器

27, 28 低域3波器



【図4】

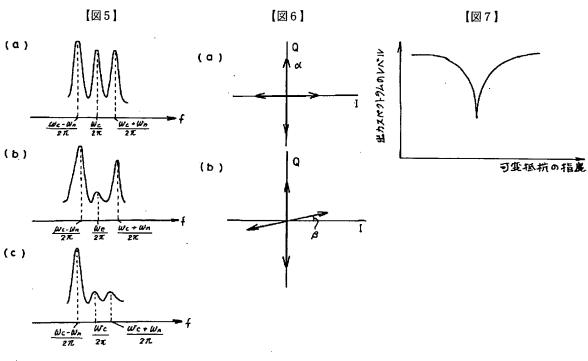


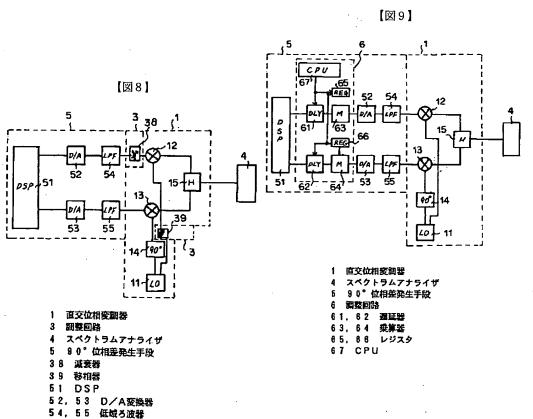
1 直交位相変圖器

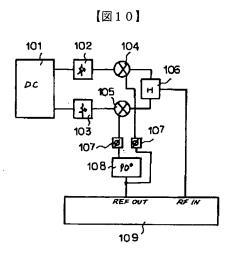
9 調整回路

OP1~OP4 オペアンプ

VRI~VR4 可変抵抗器







【図11】

